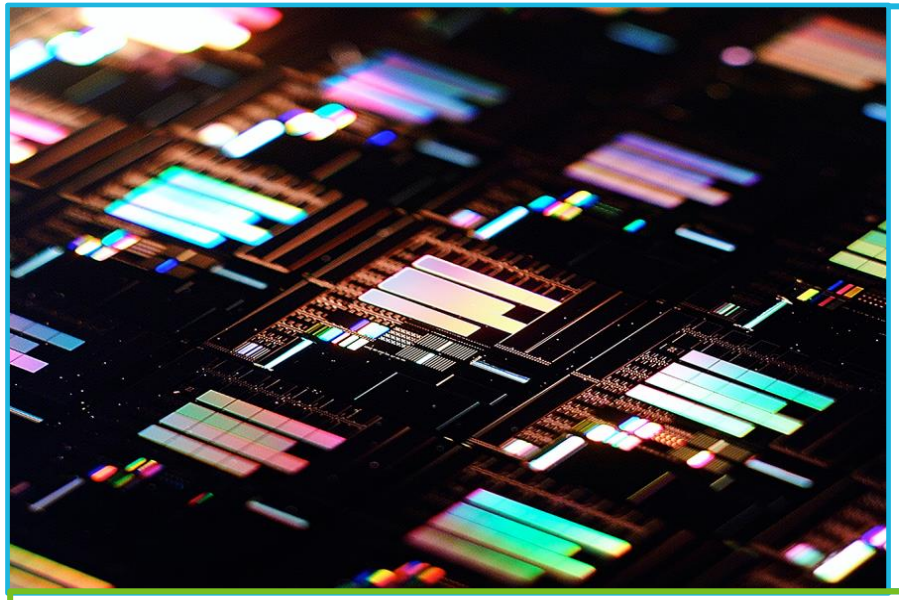
TOKYO ELECTRON

도쿄일렉트론코리아
TOKYO ELECTRON KOREA

TOKYO ELECTRON KOREA

최첨단 기술과 **신뢰 가는 서비스**로

꿈이 있는 사회에 공헌합니다



Profit is Essential

이익의 추구를 중시하고
기업가치 향상을 목표로 합니다

Scope of Business

일렉트로닉스를 중심으로 하는 최첨단
분야에 있어서 하이 퀄리티의 제품을
제공하여 시장을 리드합니다

Growth Philosophy

사업 확대와 시장 창출을 통한
지속적인 성장을 도모하기 위해
항상 기술 혁신에 도전합니다

Quality and Service

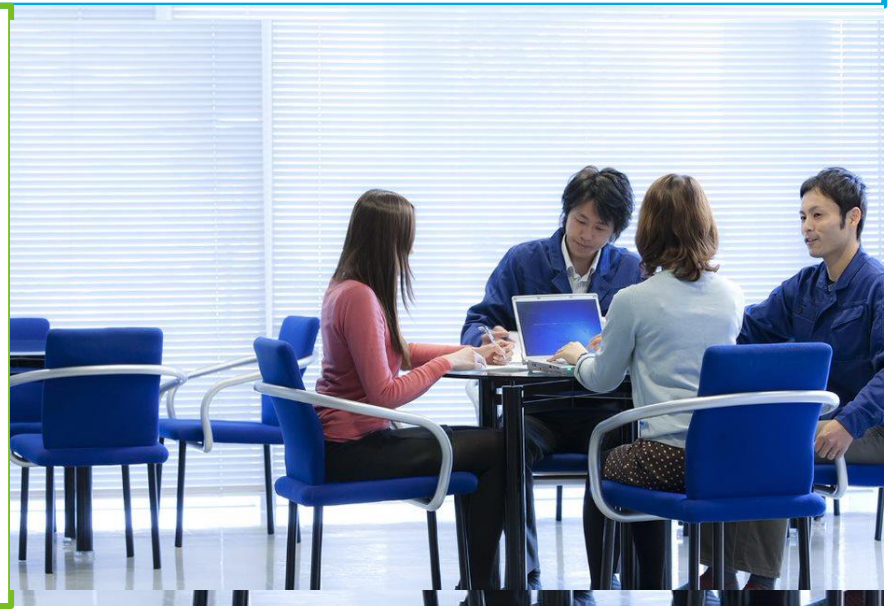
고객의 만족과 신뢰를 얻기 위해
진정한 니즈를 이해하며
품질과 서비스 향상에 힘씁니다

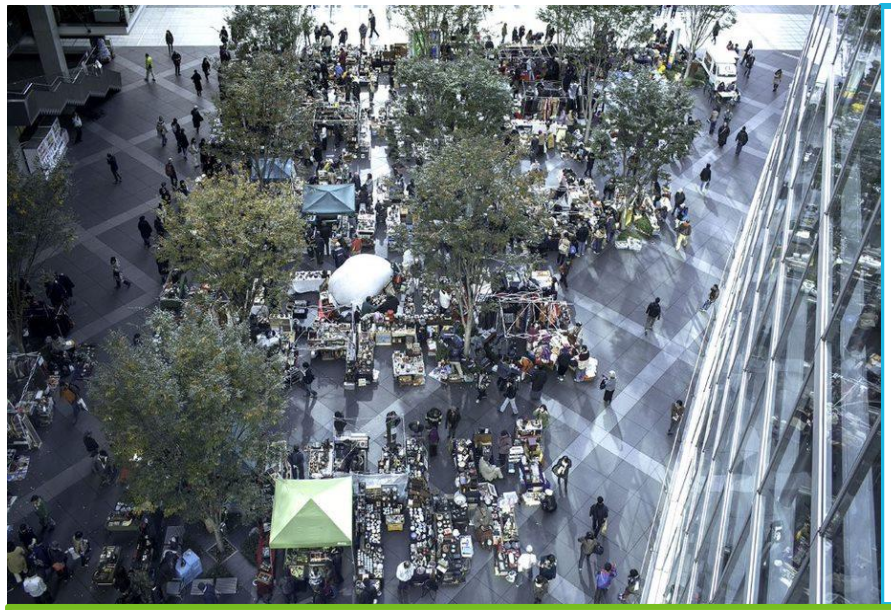
Employees

**TEL 그룹 사원은 가치 창출의 원천으로,
창의성과 책임감 그리고 팀워크를
기반으로 업무에 임합니다**

Organizations

**개개인의 능력의 최대치를 발휘하여
기업 가치를 최대화하는
최적의 조직을 구축합니다.**





Safety, Health, and Environment

사업에 관련된 모든 사람들의
안전과 건강, 나아가 지구환경에 대한
배려를 최우선으로 생각하고 행동합니다

Social Responsibility

기업의 사회적 책임을 자각하며 사회로부터
존경을 받는 것으로 사원이 자긍심을 가질 수
있는 기업이 되도록 노력합니다.

Teamwork Ownership Pride Challenge Awareness

혁신적인 기술과 다양한 기술을 통합한 획기적인 사전 예방적 솔루션을 통해
반도체와 평면 디스플레이 산업에서
높은 부가가치와 수익을 창출하는 진정한 글로벌 기업입니다.

TOKYO ELECTRON LIMITED

대표자	대표이사 사장 CEO: Kawai Toshiki
설립일	1963년 11월 11일
본사	Tokyo, Japan
사원수	본사단독: 1,645명 , 글로벌: 14,079

결산기간: 매년 4월~ 익년 3월
자본금: 549억 6119만엔
자산현황

	FY2020	FY2019
매출액	1,127,286	1,278,240
영업이익	237,292	310,571
총자산	1,278,495	1,257,627

TEL™ TOKYO ELECTRON

TOKYO ELECTRON LIMITED WORLDWIDE

(As of Jan 1, 2020)

U.S.
Albany
Allen
Austin
Boise
Billerica
Chaska
Dallas
Fishkill
Fremont
Malta
Manassas
Phoenix
Portland
Salt Lake City

Europe
U.K.
Crawley
Londonderry
France
Grenoble
Germany
Dresden
Italy
Avezzano
Catania
Vimercate
Ireland
Dublin
Maynooth
Netherland
Nijmegen
Switzerland
Trübbach
Austria
Villach
Belgium
Leuven
Israel
Kiryat Gat

Japan
Tokyo
Osaka
Iwate
Yamanashi
Kumamoto
Miyagi
Sapporo
etc.

Asia
Korea
Cheonan Cheongju
Hwaseong
Icheon
Paju
Pyeongtaek
Taiwan
Hsin-chu
Tainan
Taichung
Taoyuan
China
Beijing
Kunshan Shanghai
Wuxi
Xi'an
Nanjing
Singapore
Malaysia
India

TOKYO ELECTRON KOREA

대표자	대표이사 원제형
설립일	1993년 9월 9일
기업형태	외국(일본)투자법인 100%
사원수	1,417명
주소	경기도 화성시 장안면 장안공단6길 51
대표전화	031-260-5000

주요 산업
반도체 및 평판디스플레이 제조장치의 서비스 및 영업지원, 반도체 제조장치의 연구·개발

결산기간	매년 4월 ~ 익년 3월
자본금	60억원

Corporate Mission

TOKYO ELECTRON KOREA 수상

2005.03.03 납세자의 날 대통령 표창

2012.03.05 납세자의 날 장관 표창

2017.09.19 "무역,안보의 날" 산업통산자원부 장관상 수상

2017.11.07 외국기업의 날 대통령 표창

2018.03.03 납세자의 날 장관 표창

2018.07.01 대한민국 일자리 으뜸기업 대통령 표창

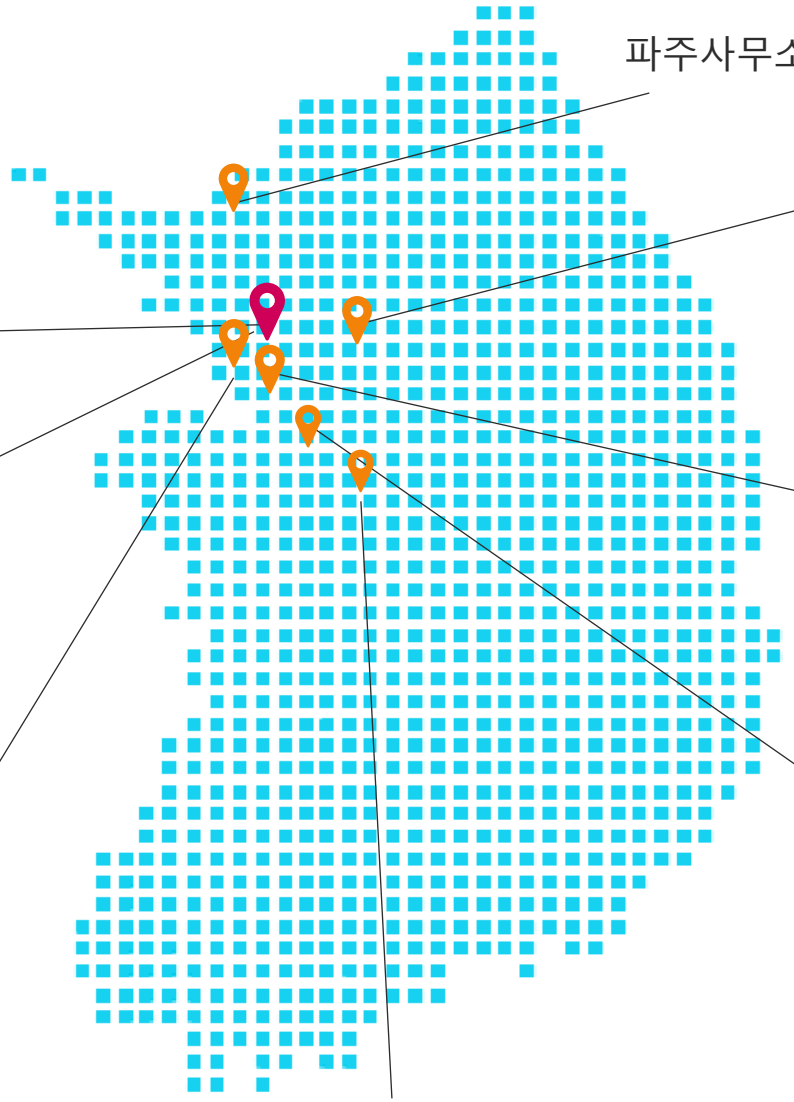
2021.11.02 외국 기업의 날 동탑산업훈장

TOKYO ELECTRON KOREA Office Locations

화성 사무소

TEL Technical Center Korea

발안공장



파주사무소

청주사무소

이천 사무소

평택 사무소

천안사무소

Head Office

Branch Office

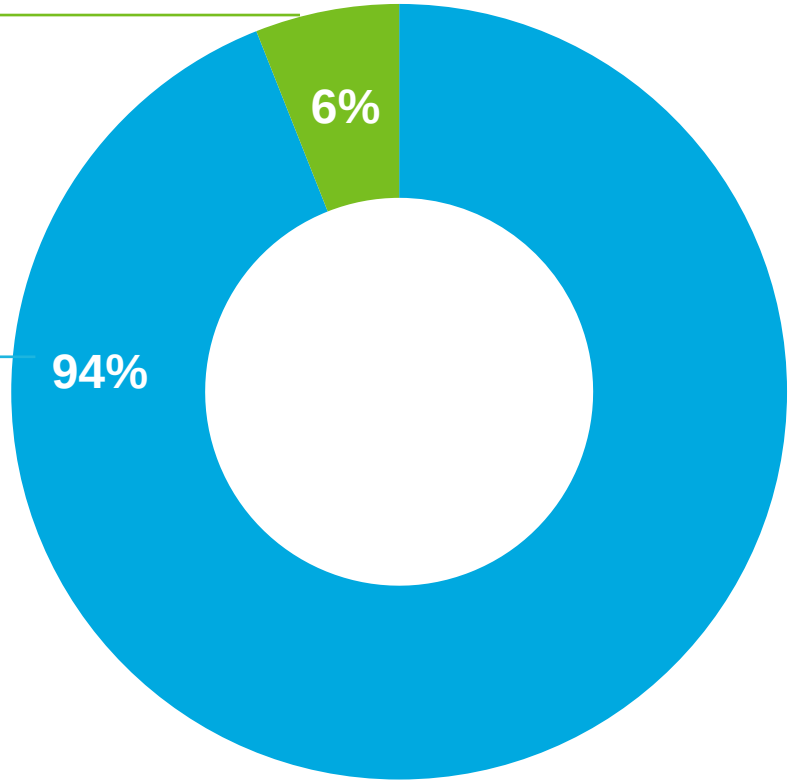
Main Business

FPD 제조장비

FPD coater/developer
FPD plasma etch/ash system
FPD inkjet printing system

반도체 제조장비

Coater/Developer
Dry Etch System
Deposition System
Cleaning system
Wafer prober
Wafer Bonder/Debonder
Others

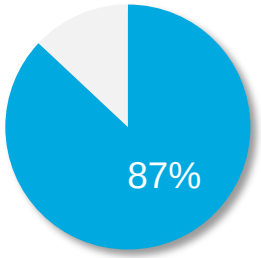


FY2021 consolidated net sales: 1,399.1 billion yen

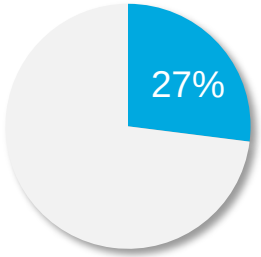
FPD: Flat Panel Display

TEL Main Products World Market Share (CY2020)

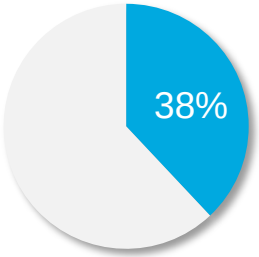
Semiconductor Production Equipment



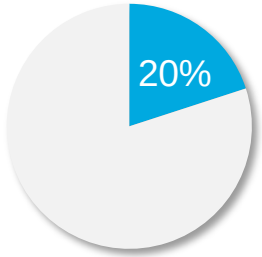
Coater/Developer



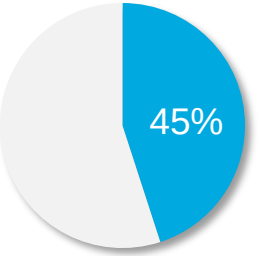
Dry Etch System



Deposition System

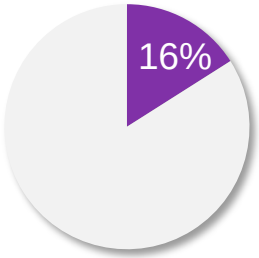


Cleaning System

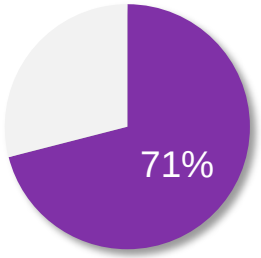


Wafer Prober*

FPD Production Equipment (FY2021)

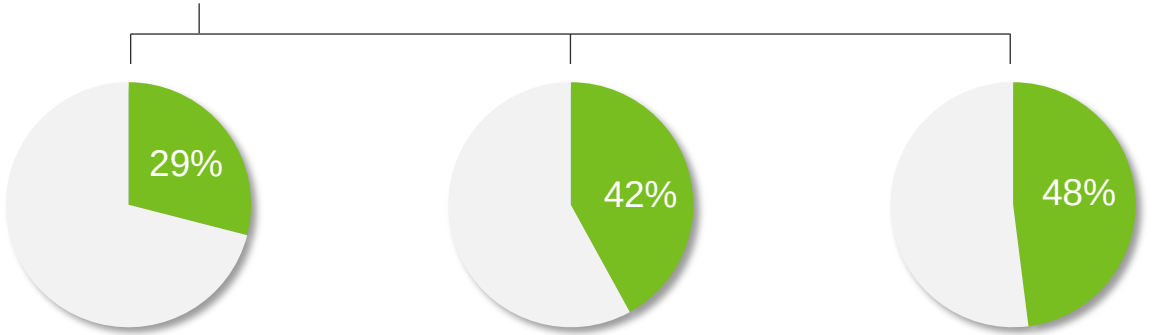


FPD Coater/Developer



FPD Etcher/Asher

Source (FPD) : TEL survey



ALD

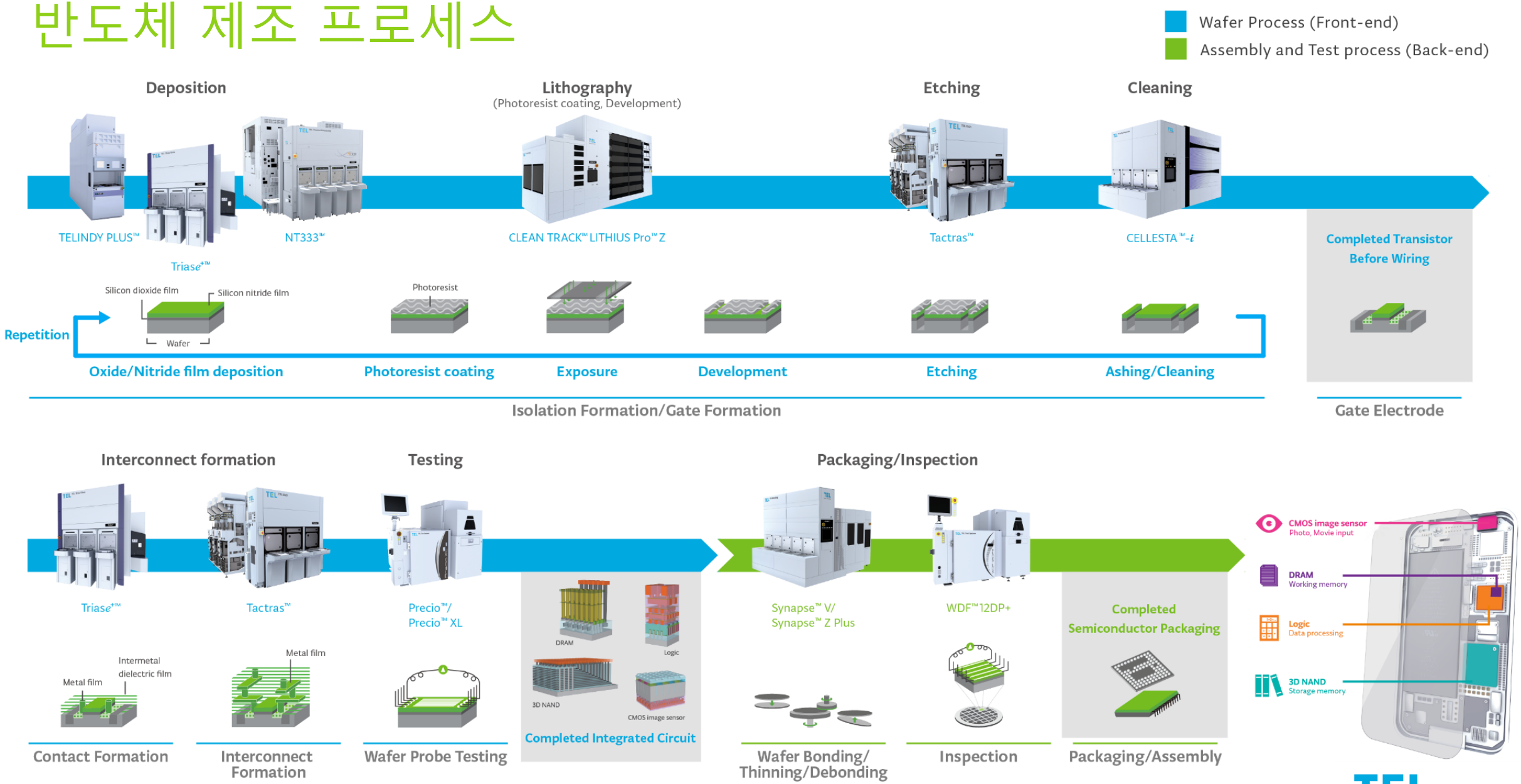
CVD

Oxidation/Diffusion

Source
SPE (excluding Wafer Prober) : Gartner, “Market Share: Semiconductor Wafer Fab Equipment, Worldwide, 2020”, Bob Johnson, Gaurav Gupta, 8 April 2021
Graph/chart created by TEL based on Gartner research.
Coater/Developer: Photoresist Processing (Track), Dry Etch System: Dry Etch, Deposition System: Tube CVD + Atomic Layer Deposition Tools + Oxidation/Diffusion Furnaces + Nontube LPCVD, ALD: Atomic Layer Deposition Tools, CVD: Tube CVD + Nontube LPCVD, Oxidation/Diffusion: Oxidation/diffusion Furnaces, Cleaning System: Single Wafer Processors + Wet Stations + Batch Spray Processors + Scrubbers + Other Clean Equipment

* SPE (Wafer Prober) : TechInsights Manufacturing Analysis Inc. (VLSIresearch)
Charts/graphics created by Tokyo Electron based on VLSI Research

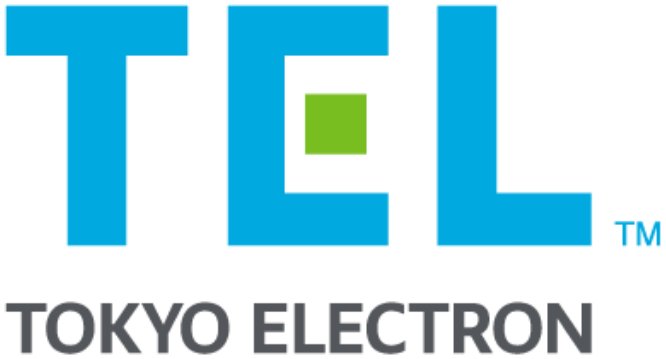
반도체 제조 프로세스


Wafer Process (Front-end)
Assembly and Test process (Back-end)
Deposition
Lithography
(Photoresist coating, Development)
Etching
Cleaning
TELINDY PLUS™
Triase+™
NT333™
CLEAN TRACK™ LITHIUS Pro™ Z
Tactras™
CELLESTA™-i
Completed Transistor Before Wiring
Repetition
Silicon dioxide film
Silicon nitride film
Wafer
Photoresist
Oxide/Nitride film deposition
Photoresist coating
Exposure
Development
Etching
Ashing/Cleaning
Isolation Formation/Gate Formation
Gate Electrode
Interconnect formation
Testing
Packaging/Inspection
Triase+™
Tactras™
Precio™/ Precio™ XL
Synapse™ V/ Synapse™ Z Plus
WDF™12DP+
Completed Semiconductor Packaging
Intermetal dielectric film
Metal film
Metal film
DRAM
Logic
3D NAND
CMOS image sensor
Completed Integrated Circuit
CMOS image sensor
Photo, Movie input
DRAM
Working memory
Logic
Data processing
3D NAND
Storage memory
Contact Formation
Interconnect Formation
Wafer Probe Testing
Wafer Bonding/ Thinning/Debonding
Inspection
Packaging/Assembly

Notice

You may not copy or disclose to any third party without prior written consent with TEL.

Tokyo Electron


TEL
TM
TOKYO ELECTRON